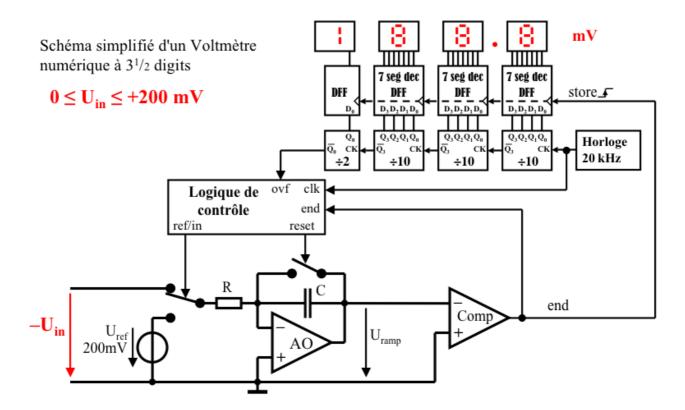
CIRCUITS ET SYSTEMES ELECTRONIQUES . EXERCICE SERIE 2

Convertisseur A-N à double rampe pour Volt-mêtre 3½ Digits

Le schéma simplifié ci-dessous est celui d'un ADC intégré, à l'exception de R et C, pour Voltmètre à affichage numérique à 2000 points.

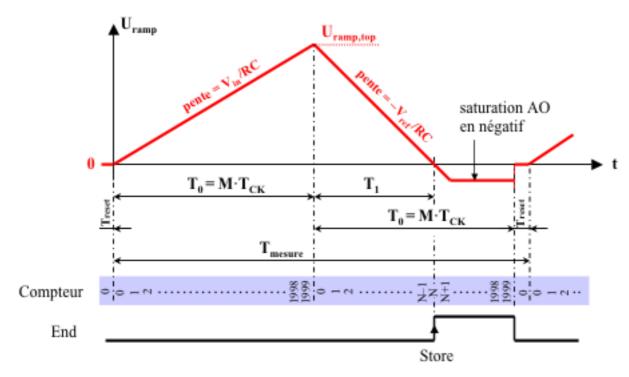


Déterminer :

- la relation entre le nombre affiché N_{out} et U_{in}, en supposant l'AO et le comparateur parfaits;
- le nombre de mesures par seconde;
- la valeur de la constante d'intégration RC pour que $U_{\mbox{\tiny ramp}}$ ne dépasse jamais 3 V;
- l'influence d'un signal parasite purement alternatif, à 50 Hz, superposé à $U_{\rm in}$;
- les principales causes d'erreur de mesure.

Circuits et Systèmes Electroniques 2. Corrigé série 2

Fonctionnement:



Comme il y a trois compteurs par 10 en cascade suivis d'un compteur par 2, cela forme un compteur par $M = 2 \cdot 10 \cdot 10 \cdot 10 = 2000$, codé en BCD.

Hauteur de la rampe montante :

$$U_{ramp,top} = \frac{U_{in}}{RC} \cdot T_0 = \frac{U_{in}}{RC} \cdot M \cdot T_{CK}$$

Equation de la rampe descendante :

$$U_{ramp}(t) = U_{ramp,top} - \frac{U_{ref}}{RC} \cdot t$$

Temps pour que la rampe descendante arrive à zéro :

$$T_1 = RC \cdot \frac{U_{ramp,top}}{U_{ref}} = \frac{U_{in}}{U_{ref}} \cdot M \cdot T_{CK}$$

Etat du compteur mémorisé dans les FFs au moment où la rampe croise 0V:

$$N_{out} = entier \frac{T_1}{T_{CK}} = entier(M \cdot \frac{U_{in}}{U_{ref}}) = entier(2000 \cdot \frac{U_{in}[mV]}{200[mV]}) = 10 \cdot U_{in}[mV]$$

Comme on affiche un point décimal avant le digit de poids faible, celui-ci représente des dixièmes, et on lit donc directement des mV avec une résolution de 0.1 mV.

$$T_{\rm mesure} = 2 \cdot M \cdot T_{\rm CK} + T_{\rm reset} = 4000 \cdot T_{\rm CK} + T_{\rm resett}$$

Si l'opération de remise à zéro ne dure que quelques périodes d'horloge :

$$T_{\text{mesure}} \approx 4000 \cdot T_{\text{CK}} = 0.2 \text{ s}$$

On fait donc pratiquement 5 mesures par seconde.

On veut que la rampe ne dépasse pas $U_{ramp,top,max} = 3 \text{ V. Or}$:

$$U_{ramp,top,max} = \frac{U_{in,max}}{RC} \cdot T_0 = \frac{U_{ref}}{RC} \cdot M \cdot T_{CK}$$

$$RC = \frac{U_{ref}}{U_{ramp,top,max}} \cdot M \cdot T_{CK} = 6.7 \text{ ms}$$

Tout signal d'entrée parasite alternatif périodique, de fréquence 50 Hz, est une somme de sinus de fréquence égale aux multiples entiers de 50 Hz. Ce parasite sera intégré durant $T_0 = M \cdot T_{CK} = 0.1$ s, ce qui correspond exactement à un multiple entier des périodes de tous ces sinus; donc l'intégrale du parasite sera nulle, et il n'aura pas d'influence sur le résultat de la mesure.

Les principales causes d'erreur sur la mesure sont:

- 1. L'imprécision de la tension de référence, qui correspond à une erreur de gain, donc à une erreur relative sur la valeur affichée égale à l'erreur relative sur la référence.
- 2. L'offset U_{io} de l'ampl op, qui produit à la sortie de l'intégrateur un terme:

$$U_{io} + \frac{1}{RC} \int U_{io} dt$$

En exprimant que la montée + la descente = 0, on a :

$$U_{io} + \frac{U_{io}}{RC} \cdot T_0 + \frac{U_{in}}{RC} \cdot T_0 + \frac{U_{io}}{RC} \cdot T_1 - \frac{U_{ref}}{RC} \cdot T_1 = 0$$

On en tire:

$$T_1 = T_0 \cdot \frac{U_{in} + U_{io}(1 + RC/T_0)}{U_{ref} - U_{io}}$$

Donc

$$N_{out} = entier(2^{n} \cdot \frac{U_{in} + U_{io}(1 + RC/T_{0})}{U_{ref} - U_{io}})$$

Ce qui correspond à une erreur relative sur le résultat d'environ U_{io}/U_{ref} , plus une erreur systématique (offset) à peu près égale à U_{io} , car $RC/T_0 << 1$.

3. L'offset U_{io} du comparateur produit une erreur sur T_1 , donc sur N_{out} :

$$T_{1} = RC \cdot \frac{U_{ramp,top} - U_{io}}{U_{ref}} = \frac{U_{in}}{U_{ref}} \cdot T_{0} - \frac{U_{io}}{U_{ref}} \cdot RC$$

$$N_{out} = entier(RC \cdot \frac{U_{ramp,top} - U_{io}}{U_{ref}}) = entier(\frac{U_{in}}{U_{ref}} \cdot M - \frac{U_{io}}{U_{ref}} \cdot \frac{RC}{T_{0}} \cdot M)$$

Ce qui donne une erreur systématique sur l'affichage bien inférieure à la tension d'offset du comparateur, car $RC/T_0 \ll 1$.